



JROH-MiniZYNQ7020-SOM 嵌入式ARM核心板

1 产品简介

JROH-MiniZYNQ7020-SOM嵌入式ARM核心板采用 XILINX ZYNQ7000系列 ARMCortex-A9 处理器，核心板采用2对80PIN 接口将核心板ZYNQ的引脚引出提供给用户进行应用功能开发，从而使客户能够以较低的开发成本交付应用解决方案。核心板提供了网络、I2C、SPI、USB、UART、CAN等多种接口供用户扩展选择。核心板性能卓越，具有高度灵活性，同时，为用户提供系统剪辑、驱动移植、应用方案设计等服务和技术支持。

JROH-MiniZYNQ7020-SOM能够适应-40° C 到 70° C 的极端工作环境，可满足军工、医疗、工业测控、物联网、轨道交通等众多应用领域对嵌入式系统应用需求。

2 产品特性及外观

特性

- ◇ XC7Z020CLG400 ARMCortex-A9处理器，双核主频800MHz，含浮点协处理器；
- ◇ DDR3 内存 1G；
- ◇ eMMC flash 8G 或64G；
- ◇ 支持 JTAG、SD卡、QSPI、eMMC 启动；
- ◇ 提供已裁剪的 linux 内核和文件系统；
- ◇ 丰富的扩展引出支持用户应用功能扩展；
- ◇ 3.3V 供电，整板功耗小于6W，支持-40° C~70° C 宽温应用。

外观



捷瑞欧辉

高可靠性嵌入式系统和物联网产品方案提供商



3 产品规格

◇ 核心板板载功能

- (1) CPU双核主频800MHz，支持浮点运算协处理器。
- (2) 板载DDRAM存储：1GByte；
- (3) 板载eMMC4.3存储：8GByte（64G可选）；
- (4) 板载QSPI FLASH存储：64Mbit；

◇ 核心板外扩功能

- (1) 1路1.8V电平USB控制器接口；
- (2) 1路1.8V电平RGMII千兆以太网接口；
- (3) 1路1.8V电平SD卡接口；
- (4) JTAG调试接口；
- (5) 1路RS232调试接口，调试接口为COM1；
- (6) ZYNQ7020CLG400的EMIO全部引出，所有差分对进行了等长处理，支持用户对ZYNQ7020的FPGA进行二次功能开发，核心板共引出120个PL端单端IO，包含57对差分对IO。所有EMIO引出管脚IO接口电平均采用3.3V标准电平。

4 产品机械尺寸

